

- S 001 J. O. Freiland, "Bluetooth, Test unter Verwendung von HCI Befehlen", 2003.
- S 002 T. Lauer, "Aufbau und Simulation eines Bluetooth receiver front-ends in Mentor Graphics ELDO", 2003.
- S 003 R. Cyschon, "Entwicklung und Realisierung einer PWM-Spannungsgesteuerten Konstantstromsenke für den Einsatz im Automobilbereich", 2003.
- S 004 J. Kurscheid, "Entwicklung eines Programms zur Konvertierung binärer HSpice Daten in ein ASCII-Format", 2004.
- S 005 V. Morasch, "Ablaufprogrammierung incl. PID-Regler für eine Lötanlage mit Diodenlaser", 2004.
- S 006 N. Zimmermann, "Automatisierte Filtersynthese passiver Ladderstrukturen in MATLAB", 2004.
- S 007 J. Fenkes, "Eignung von MOS-Kondensatoren für analoge Filterstrukturen", 2004.
- S 008 P. Hagemann, "Datenexport von Spectre RF nach Matlab am Beispiel eines Frequenzteilers", 2004.
- S 009 V. Deckers, "Systemmodellierung eines Bluetooth Transceivers in ADS", 2005.
- S 010 W. Meyer zu Bergsten, "Entwurf eines Systemmodells für FM-Radio", 2005.
- S 011 T. Feldengut, "Entwurf eines vollintegrierten spannungsgesteuerten Oszillators", 2005.
- S 012 D. Müller-Frank, "Simulation einer fraktionalen Sigma-Delta Phasenregelschleife in ADS", 2005.
- S 013 M. Robens, "Entwurf von Low-Voltage CMOS Stromspiegeln", 2005.
- S 014 A. Barkow, "Analyse eines bestehenden Shift-By-Rire Systems und Integration eines eigenen Wählhebels", 2005.
- S 015 A. Schäfer, "Entwurf und Simulation eines rauscharmen Common Gate Verstärkers", 2005.
- S 016 D. Bormann, "Design eines Multimodulus-Teilers in 0,25 μm CMOS", 2006.
- S 017 T. Xue, "Modellierung und Synthese von digitalen Filtern mit VHDL und BuildGates", 2006.
- S 018 Y. Cao, "Eine CCK/QPSK Modulation mit Verilog-AMS zur Simulation im Basisband", 2006.
- S 019 S. Bannwarth, "The Top-Down Approach $\Sigma - \Delta$ Converter", 2006.
- S 020 S. Hilgers, "Entwicklung von Filterstrukturen in FPGAs", 2006.

- S 021 R. Teschner, "Erstellung von Verilog-AMS-Modellen im Rahmen eines digitalen Phasenfilters", 2006.
- S 022 T. Vrana, "Erforschung von Envelope-Näherungen für Envelope-Detektor-Leistungsverstärker, bezogen auf polare Transmitter für Mobilkommunikationsstandards der nächsten Generation", 2006.
- S 023 M. Lenz, "Toplevel- Simulation und Verifikation eines GPS-Empfängers", 2006.
- S 024 Y. Zhong, "Verwendung von Strom-Tests zur Verringerung von "Fault Coverage" Fehlern mit DOTTS", 2006.
- S 025 Y. Wang, "Vergleichende analog-digital Wandleruntersuchung für ein kombiniertes GPS/Galileo/GLONASS Frontend", 2007.
- S 026 S. Kählert, "Entwurf und Simulation eines Gyrator-basierten Oszillators in einer CMOS-Technologie", 2007.
- S 027 G. Sun, "Untersuchung und Implementierung von LNA Grundstrukturen", 2007.
- S 028 B. T. Thiel, "Untersuchung der Ansteuerung eines digital gesteuerten Oszillators unter Betrachtung des Phasenrauschens", 2007.
- S 029 D. Geisler, "Entwurf serieller Schnittstellen zur Ansteuerung integrierter analoger Schaltkreise", 2007.
- S 030 X. Li, "Entwicklung eines automatischen RC- Abgleichs für Filteranwendungen", 2007.
- S 031 C. Wang, "Charakterisierung von integrierten Spulen und Transformatoren in einer modernen BiCMOS Technologie", 2008.
- S 032 Q. Tong, "Implementierung der Basisbandsignalgenerierung für einen VHF-FM-Radio Transmitter in VHDL", 2008.
- S 033 L. Liao, "Entwurf und Implementierung eines integrierten Low Dropout Spannungsreglers", 2008.
- S 034 A. K. Tchegho, "Bandpass-basierter, induktiv degenerierter UWB LNA", 2008.
- S 035 M. Felden, "Entwurf eines Überspannungsschutzes für einen Hochfrequenz-Leistungsverstärkers in 0.13 μ m CMOS", 2007.
- S 036 M. Waters, "Entwurf stromsteuernder Digital-Analog Wandler", 2008.
- S 037 S. Strache, "Entwurf einer Bandgap Strom- und Spannungsreferenzquelle", 2008.
- S 038 M. Volmer, "Erstellung eines Praktikumsversuchs zur Einführung in die Schaltungssynthese mit Cadence Build Gates", 2008.
- S 039 J. H. Müller, "Entwicklung und Aufbau eines Stereo-FM-Senders unter Nutzung eines FPGAs zur digitalen Signalverarbeitung", 2008.

- S 040 B. Mohr, "Digitale Basisbandsignalgenerierung nach FM-Radio-Standard", 2008.
- S 041 M. Roggendorf, "Spannungs-Frequenz- Wandler für Sensorapplikationen", 2008.
- S 042 M. Broich, "Systementwurf und Modellierung eines integrierten, nicht invertierenden Buck-Boost-Konverters", 2008.
- S 043 C. van Meersbergen, "Linearitätsuntersuchungen rauscharmer Verstärker", 2008.
- S 044 Z. Boyu, "Entwurf eines Operationsverstärkers", 2008.
- S 045 S. Werner, "Implementierung eines universellen Interfaceboards zum Test von integrierten HF-Schaltungen", 2008.
- S 046 J. Zhang, "Entwurf einer Bandgap Spannungsreferenzquelle mit hoher PSRR für niedrige Betriebsspannungen", 2009.
- S 047 T. Lange, "Entwurf und Layout eines Transkonduktanzverstärkers mit hoher Verstärkung für einen integrierten Tiefsetzsteller", 2009.
- S 048 C. Schnellung, "Analyse eines Leistungsverstärkers für pulsweitenmodulierte RF Signale", 2009.
- S 049 D. Kostic, "Schaltungsentwurf eines flexiblen digitalen Sampleratenkonverters für Software Defined Radio", 2010.
- S 050 S. Dietrich, "Ultra hochfrequenter Serialisierer für direkte digitale Mischung", 2010.
- B 051 A. M. Marzouk, "Study of Polar and Cartesian Constellation Output of a Phase Shifter for Phased Array Application", 2009.
- S 052 T. Kießels, "Planung, Herstellung und Vermessung diskreter Funktionskomponenten für einen 2,4 GHz-Homodyn-Empfänger", 2009.
- S 053 P. Feller, "Untersuchung und Entwurf von Referenzoszillatoren für integrierte DC-DC Konverter", 2009.
- S 054 K. Arlt, "Untersuchung der Übertragungseigenschaften und Kopplung benachbarter Mobilfunkantennen", 2009.
- S 055 M. Schleyer, "Aufbau einer Kalibrierschaltung für integrierte RC-Konstanten in einer 250nm CMOS-Technologie", 2009.
- B 056 M. Schrey, "Entwurf und Implementierung eines Analog-Digital-Umsetzers basierend auf sukzessiver Approximation", 2010.
- B 057 T. Braun, "Konzeptuntersuchung einer integrierbaren Spannungsversorgung für Sensoriksysteme", 2010.
- S 058 -

- S 059 F. De Sordi, "Ein Quadraturfrequenzteiler in 90nm-CMOS mit programmierbarem Tastgrad", 2010.
- S 060 A. Frischen, "Schutz Integrierter Schaltungen vor Elektrostatischen Entladungen", 2011.
- B 061 N. Hermanns, "Entwurf eines integrierten SAR-A/D-Wandlers für medizinische Anwendungen", 2011.
- B 062 C. Wilms, "Integrierter Hochsetzsteller zur Leistungsumsetzung in Photovoltaik-Modulen", 2011.
- B 063 M. Rutha, "Konzeption und Realisierung einer integrierten digitalen Schnittstelle zur Steuerung und Initialisierung eines Radar-Systems", 2011.
- S 064 H. Yan, "Hocheffiziente Klasse-F-1 FR Leistung Verstärker in GaN HEMT Technologie", 2011.
- B 065 L. Busch, "Systemmodellierung eines neuartigen SAR-A/D-Wandlerkonzepts", 2011.
- S 066 V. Melnikov, "Entwurf eines HF-Bandpassfilters in dem Frequenzbereich 734 – 746 MHz", 2011.
- B 067 E. C. Schulte Bocholt, "Entwicklung eines Operationsverstärker für Ausleseschaltungen kapazitiver Beschleunigungssensoren", 2011.
- S 068 A. Geller, "Entwurf eines differenziellen Operationsverstärkers in weak inversion", 2011.
- S 069 K. Chen, "Klasse-E RF Leistung Verstärker in GaN HEMT Technologie", 2011.
- B 070 E. Leicht, "Entwicklung und Aufbau einer Farb- und Helligkeitssteuerung für Hochleistungs-LEDs mittels Pulsweitenmodulation (PWM)", 2011.
- B 071 O. Dieball, "Entwicklung einer effizienten Treiber- und Regelstufe für Hochleistungs-LEDs zur Anwendung in der Innenraumbeleuchtung", 2011.
- B 073 T. Thurairatnam, "Modellierung eines Leistungsverstärkers für Polar Transmitter in SystemC/AMS", 2011.
- S 074 D. Platz, "Entwicklung eines Maximum Power Point Trackers für Mikroinverter in Photovoltaik-Modulen", 2011.
- B 075 F. Pannes, "Entwurf und Implementierung eines LDO zur Spannungsversorgung rauscharmer Empfängerstrukturen", 2012.
- S 076 A. Rossius, "Entwurf eines FPGA-Testers für einen RF-DAC-basierten Mobilfunk-Transmitter-ASIC", 2011.